Zeitschrift: Bulletin des Schweizerischen Elektrotechnischen Vereins, des Verbandes Schweizerischer Elektrizitätsunternehmen = Bulletin de l'Association suisse des électriciens, de l'Association des entreprises électriques suisses

Herausgeber: Schweizerischer Elektrotechnischer Verein ; Verband Schweizerischer Elektrizitätsunternehmen

Band: 69 (1978)

Heft: 9

Rubrik: Veranstaltungen = Manifestations

Nutzungsbedingungen

Die ETH-Bibliothek ist die Anbieterin der digitalisierten Zeitschriften auf E-Periodica. Sie besitzt keine Urheberrechte an den Zeitschriften und ist nicht verantwortlich für deren Inhalte. Die Rechte liegen in der Regel bei den Herausgebern beziehungsweise den externen Rechteinhabern. Das Veröffentlichen von Bildern in Print- und Online-Publikationen sowie auf Social Media-Kanälen oder Webseiten ist nur mit vorheriger Genehmigung der Rechteinhaber erlaubt. Mehr erfahren

Conditions d'utilisation

L'ETH Library est le fournisseur des revues numérisées. Elle ne détient aucun droit d'auteur sur les revues et n'est pas responsable de leur contenu. En règle générale, les droits sont détenus par les éditeurs ou les détenteurs de droits externes. La reproduction d'images dans des publications imprimées ou en ligne ainsi que sur des canaux de médias sociaux ou des sites web n'est autorisée qu'avec l'accord préalable des détenteurs des droits. En savoir plus

Terms of use

The ETH Library is the provider of the digitised journals. It does not own any copyrights to the journals and is not responsible for their content. The rights usually lie with the publishers or the external rights holders. Publishing images in print and online publications, as well as on social media channels or websites, is only permitted with the prior consent of the rights holders. Find out more

Download PDF: 09.12.2025

ETH-Bibliothek Zürich, E-Periodica, https://www.e-periodica.ch

Veranstaltungen – Manifestations

Technische Hochschulen – Ecoles polytechniques

Kolloquium des Institutes für Elektronik und des Institutes für Fernmeldetechnik der ETHZ

Programm Sommersemester 1978

22. 5. 78: Utilisation des transmissions par fibre optiques (domaine d'application, état industriel de la technique)
Referent: *P. Benoit,* Cortaillod

29. 5. 78: Signaldetektoren für die Alarmübertragung
Referent: *H. J. Benninger,* Turgi

5. 6. 78: Thema und Referent werden später bekanntgegeben

12. 6. 78: Optoelektronischer Sensor für Industrieroboter
Referent: *O. E. Lanz,* Dättwil

19. 6. 78: Analyse und Entwurf von Netzwerken mit geschalteten Kondensatoren (switched capacitor network)
Referent: Prof. Dr. *G. Moschytz,* Zürich

26. 6. 78: Integrierbare analoge und digitale Filter mit verringerter Empfindlichkeit
Referent: Prof. Dr. Ing. *E. Lüder,* Stuttgart

3. 7. 78: Thema und Referent werden später bekanntgegeben.

Ort: Hörsaal ETF C1 der ETH Zürich, Sternwartstrasse 7, 8006 Zürich

Zeit: 17.15 bis ca. 18.30 Uhr

Kolloquium des Institutes für Elektrische Anlagen und Energiewirtschaft der ETHZ

Programm Sommersemester 1978

23. 5. 78: Die Integration grosser Kernkraftwerke in das schweizerische Höchstspannungsnetz
Referent: Dr. sc. techn. *F. Schwab,* Olten

6. 6. 78: Die Problematik von Prognosen über den Bedarf an elektrischer Energie
Referent: Dr. *H. Lienhard,* Weinfelden

20. 6. 78: Der Brennstoffzyklus für Leichtwasserreaktoren unter besonderer Berücksichtigung der Behandlung radioaktiver Abfälle
Referent: Dr. phil. nat. *H. R. Lutz,* Mühleberg

4. 7. 78: Die Bedeutung der Elektrowärme in der schweizerischen Energieversorgung im Wandel der Zeiten
Referent: *U. V. Büttikofer,* Solothurn

Ort: Hörsaal C1 des ETF-Gebäudes, Sternwartstrasse 7, 8006 Zürich

Zeit: 17.15 Uhr

Seminar des Instituts für Automatik und industrielle Elektronik der ETHZ

Programm Sommersemester 1978

24. 5. 78: Regelung statischer Kompensationsanlagen in Hochspannungsnetzen
Referent: *G. Romegialli,* Baden

7. 6. 78: Berechnung von optimalen Regelstrukturen mit Hilfe von binär-ganzzahligen Optimierungsmethoden
Referent: *P. Burri,* Zug

21. 6. 78: Die Anwendung regelungstechnischer Methoden bei Planung und Prozessführung von Gasverteilnetzen
Referent: Prof. Dr. *G. Schmidt,* München

5. 7. 78: Realisierung neuer Regelverfahren mit Mikrorechnern
Referenten: Prof. Dr. *W. Schaufelberger* und *F. Huguenin,* Zürich

Ort: Hörsaal ETF E1, Sternwartstrasse 7, 8006 Zürich

Zeit: jeweils 17.15 Uhr

Seminar des Institutes für Elektronik und des Institutes für Technische Physik der ETHZ

Programm Sommersemester 1978

18. 5. 78: Wideband caracteristic of a coaxial cavity solid state device mount and some properties of a shaped microwave mount structure
Referent: Prof. *P. H. Alexander,* Kanada

25. 5. 78: Höhere Integrationsgrade: Einfluss auf den kommenden LSI-Bausteinen, einschliesslich Mikroprozessoren
Genauer Titel und Referent werden später bekanntgegeben

1. 6. 78: Saturation controlled Schottky I^2L: a new possibility in integrated circuits
Referent: Prof. *Teun Poorter,* Delft, NL

8. 6. 78: Einsatz von Mikrorechnern zur digitalen Lastenausgleichsregelung
Referent: *A. Barth,* Aarau

15. 6. 78: Fehleranalyse von Halbleiterbauelementen mit dem Rasterelektronenmikroskop und der energiedispersiven Röntgenanalyse
Referent: Dr. *E. Schillmann,* München

22. 6. 78: Thema und Referent werden später bekanntgegeben

29. 6. 78: Elektrisch reprogrammierbare Speicherzelle mit isolierter Torelektrode vom FAMOS-Typ
Referent: *B. Gerber,* Neuchâtel

6. 7. 78: Thema und Referent werden später bekanntgegeben

Ort: Hörsaal ETF C1 der ETH Zürich, Sternwartstrasse 7, 8006 Zürich

Zeit: 17.15 bis ca. 18.30 Uhr

Seminar des Laboratoriums für Hochspannungstechnik der ETHZ

Programm Sommersemester 1978

30. 5. 78: AC-Losses in 3-Phase Piped Enclosed High Voltage Cables
Referent: Prof. Dr. *E. Kuffel,* Kanada

13. 6. 78: Nichtideales Ausschalten in Laststromkreisen
Referent Dr.-Ing. *H. G. Gerlach,* Zürich

27. 6. 78: Kompaktleitungen (Weitspannleitungen mit isolierenden Abstandhaltern)
Referenten: *R. Dätwyler,* Luzern und *B. Staub,* Langenthal

11. 7. 78: New York «Black-Out» vom 13./14. Juli 1977 – Versuch einer Analyse
Referent: *B. Capol,* Brugg

Ort: Hörsaal ETF C1 der ETH Zürich, Sternwartstrasse 7, 8006 Zürich

Zeit: 17.15 bis 18.45 Uhr

EPFL: Séminaires du Centre d'Etudes des Réseaux Electriques

Les séminaires suivants du CERE ont lieu à l'auditoire DE1 du Département d'Electricité à l'EPFL, régulièrement de 10.15 à 12.00 h.

18. 5. 78: *J. Simonett,* EPFL:
Optimisation de la répartition de la production d'énergie électrique: 2 applications

25. 5. 78: *C. Rossier,* EPFL:
Estimation de l'état d'un réseau de transport THT par une méthode de découplage actif-réactif

1. 6. 78: *H. Frey* et *P. Burger,* Zoug:
L'application de la téléaction aux centres de contrôle et de gestion de réseaux électriques ou autres

8. 6. 78: *H. Asal,* Laufenburg:
Experiences with an on-line state-estimation system

16. 6. 78: *O. Elgerd,* Florida (USA):
Spontaneous low frequency oscillations in electric power systems. Causes and cures

22. 6. 78: *A. Germond,* EPFL:
Equivalents dynamiques pour les calculs de stabilité transitoire

Informationstagung über «Der Computer als Werkzeug der Elektronik»
Journée d'information sur «L'ordinateur au service de l'électronique»

Dienstag/mardi, 23. Mai 1978, Galerierestaurant, Buffet 1. Klasse, 2. Stock, Bern-Hauptbahnhof

Die Tagung orientiert über den Einsatz des Computers als Entwicklungs-Hilfsmittel im Bereich der Elektronik (Computer-aided-design). Die Thematik reicht von den Problemen des eigentlichen Schaltungsentwurfs bis hin zur Erstellung der Dokumentation für die Fabrikation. Anhand einiger ausgewählter Beispiele wird der Gebrauch der Verfahren in der Praxis illustriert.

Cette journée a pour but d'orienter les participants sur l'utilisation de l'ordinateur en tant que moyen auxiliaire de développement dans le domaine de l'électronique (Computer-aided-design). Le thème abordé couvre toute la gamme allant du problème de la conception de circuits à celui de l'établissement des documents de fabrication. L'utilisation de ces méthodes sera illustrée par divers exemples tirés de la pratique.

Beginn: 10.00 Uhr

Begrüssung: Dr. E.h. *A. W. Roth,* dipl. El.-Ing. ETHZ, Präsident des SEV

Einführung: Prof. Dr. *W. Guggenbühl,* Vorsteher des Institutes für Elektronik an der ETHZ, Tagungsleiter

1. Computergestützte Schaltungsanalyse: Verfügbare Sprachen und Methoden
PD Dr. *J.S. Vogel,* IBM-Schweiz, Zürich

Es wird gezeigt, weshalb der Elektroingenieur heute zu einem der intensivsten Computer-Benützer geworden ist und welche Anforderungen er an die Anwendungssoftware stellt. Die momentan verfügbaren Netzwerk-Analysenprogramme mit den darin enthaltenen Rechenoptionen werden einander gegenübergestellt und moderne Rechenverfahren für die Integration, Lösung von Gleichungssystemen, Toleranzoptimierung, Monte-Carlo-Analyse u.a.m. erläutert.

2. Calcul des tolérances et centrage des filtres L–C passifs
Dr. *J.P. Moinat,* Chaire de théorie des circuits et systèmes, EPFL, Lausanne

Présentation d'une méthode de calcul des tolérances admissibles sur les éléments d'un filtre LC pour des exigences d'affaiblissement, et de deux méthodes permettant d'augmenter ces tolérances. Des exemples pratiques illustrent ces méthodes.

3. Praktischer Einsatz des Analyseprogrammes «Cornap»: Elektronisch kompensierter Stromwandler
R. Hausegger, Ing.-Techn. HTL, Landis & Gyr Zug AG, Zug

Das Analyseprogramm Cornap wird vorgestellt, und dessen Möglichkeiten sowie Vor- und Nachteile werden aufgezählt. Der Entwurf eines elektronisch kompensierten Stromwandlers dient dazu, die Benützung des Programms zu demonstrieren. Am Schluss werden die Resultate und Kosten diskutiert.

Allgemeine Aussprache
Diskussionsleiter: Prof. Dr. *W. Guggenbühl*

Mittagessen

12.45 Uhr: Gemeinsames Mittagessen im Galerierestaurant des Bahnhofbuffets, Hauptbahnhof, Bern

14.30 Uhr

4. Unterstützung von Entwicklung und Prüfung digitaler Baugruppen durch Netzwerk-Simulation mit Caps
Dr.sc.techn. *M. Müller,* GenRad, Zürich

CAPS ist ein Software-Paket, das die Simulation von komplexen logischen Schaltungen auf einem Prozessrechner PDP-8 gestattet. Ausgehend von einer Netzwerkbeschreibung und einem Testprogramm werden schrittweise die logischen Signale für sämtliche Netzwerkknoten errechnet. Die so entstehende Wahrheitstabelle dient einerseits zur Beurteilung und Prüfung des Schaltungs-Entwurfs bevor Prototypen existieren und wird anderseits zur Prüfung der fertig bestückten Baugruppen auf einem automatischen Testsystem und zur rechnergeführten Fehlersuche eingesetzt.

5. Rechnergestützter Entwurf von Leiterplatten
K. Stark, Hasler AG, Bern

Das Entwickeln und Herstellen von Leiterplatten-Fabrikationshilfsmitteln für vorwiegend digitale Schaltungen mit Hilfe eines in produktivem Einsatz stehenden CAD-Systems erfolgt weitgehend automatisch und ist im Vergleich zur normalen Leiterplatten-Entwicklung schneller und billiger.

6. Dokumentationserstellung mit EDV-Unterstützung
U. Hänseler, dipl. Masch.-Ing. ETHZ, Contraves AG, Zürich

Zunehmende Aufträge, hohe Qualitätsforderungen an die Dokumentation, Automatisierung der Fertigung, höhere Integration der Bauteile sowie Packungsdichte und Knappheit an qualifiziertem Personal erfordern den Einsatz von Computern im Konstruktionsbüro. Dabei müssen neben den Leiterplatten sowohl die Verdrahtungen und Verkabelungen wie auch die Nahtstelle zur Fertigung berücksichtigt werden.

Allgemeine Aussprache

ca. 17.00 Uhr: Schluss der Tagung

Organisation

Tagungsort: Bern, Buffet 1. Klasse, 2. Stock, Hauptbahnhof, Galerierestaurant. Parkplätze stehen im Parkhaus des Hauptbahnhofs Bern zur Verfügung.

Sekretariat: Den Teilnehmern steht im Galerierestaurant des Buffets 1. Klasse, Hauptbahnhof, Bern, ein eigenes Tagungsbüro zur Verfügung. Dasselbe ist am 23. Mai 1978 von 8.30 bis 17.30 Uhr durchgehend geöffnet. Telefon 031 / 22 34 21.

Mittagessen: Gemeinsames Mittagessen im Galerierestaurant des Buffets 1. Klasse, Hauptbahnhof, Bern.

Kosten:

Teilnehmerkarte:		Nichtmitglieder	Fr. 110.–
Mitglieder des SEV	Fr. 75.–	Studenten	Fr. 30.–
Junior- und Seniormitglieder des SEV	Fr. 45.–	Mittagessen inkl. Getränke, Kaffee und Bedienung	Fr. 25.–

Den Teilnehmern wird Dienstag, 23. Mai 1978, ab 8.30 Uhr beim Tagungssekretariat ein Konferenzband, enthaltend sämtliche an der Tagung gehaltenen Referate, ausgehändigt.

Anmeldung

Die Anmeldeunterlagen können bezogen werden beim: *Schweizerischen Elektrotechnischen Verein, Postfach, 8034 Zürich, Telefon 01/53 20 20, intern 233.* Anmeldeschluss: **19. Mai 1978.** Nach Eingang der Anmeldungen und Regelung der Kosten werden die Teilnehmerkarten, die Tagungsbände sowie die Bons für die bestellten Mittagessen zugestellt.

Organisation

Lieu de la manifestation: Berne, Buffet 1re classe, 2e étage, gare principale de Berne, Galerierestaurant. Parking: au Parkhaus de la gare principale de Berne.

Secrétariat: Un secrétariat de congrès est mis à la disposition des participants au Galerierestaurant du Buffet 1re classe, gare principale de Berne. Il est ouvert: le 23 mai 1978 de 8.00 à 17.30 h en permanence. Téléphone 031 / 22 34 21.

Déjeuner: Déjeuner en commun au Galerierestaurant du Buffet 1re classe, gare principale de Berne.

Frais:

Carte de participation:		Pour non-membres	Fr. 110.–
Pour membres de l'ASE	Fr. 75.–	Pour étudiants	Fr. 30.–
Pour membres juniors et seniors de l'ASE	Fr. 45.–	Déjeuner, boissons, café et service inclus	Fr. 25.–

Un tirage à part, contenant toutes les communications de la journée, sera distribué aux participants, mardi, 23 mai 1978 dès 8.30 h au secrétariat du congrès.

Inscription

Les bulletins d'inscription peuvent être obtenus en s'adressant à: *L'Association Suisse des Electriciens, case postale, 8034 Zürich, Téléphone 01/53 20 20, interne 233.* Délai d'inscription: **19 mai 1978.** Les participants recevront les cartes de participants, ainsi que les préprints et les bons pour les déjeuners commandés après enregistrement de leur inscription et versement de leur contribution financière.