Zeitschrift: Technische Mitteilungen / Schweizerische Post-, Telefon- und

Telegrafenbetriebe = Bulletin technique / Entreprise des postes, téléphones et télégraphes suisses = Bollettino tecnico / Azienda delle

poste, dei telefoni e dei telegrafi svizzeri

Herausgeber: Schweizerische Post-, Telefon- und Telegrafenbetriebe

Band: 49 (1971)

Heft: 2

Artikel: Stabilitätsbetrachtungen mit Streuparameter für lineare aktive Vierpole

(Transistoren) [Schluss]

Autor: Hauri, Ernst R.

DOI: https://doi.org/10.5169/seals-874264

Nutzungsbedingungen

Die ETH-Bibliothek ist die Anbieterin der digitalisierten Zeitschriften auf E-Periodica. Sie besitzt keine Urheberrechte an den Zeitschriften und ist nicht verantwortlich für deren Inhalte. Die Rechte liegen in der Regel bei den Herausgebern beziehungsweise den externen Rechteinhabern. Das Veröffentlichen von Bildern in Print- und Online-Publikationen sowie auf Social Media-Kanälen oder Webseiten ist nur mit vorheriger Genehmigung der Rechteinhaber erlaubt. Mehr erfahren

Conditions d'utilisation

L'ETH Library est le fournisseur des revues numérisées. Elle ne détient aucun droit d'auteur sur les revues et n'est pas responsable de leur contenu. En règle générale, les droits sont détenus par les éditeurs ou les détenteurs de droits externes. La reproduction d'images dans des publications imprimées ou en ligne ainsi que sur des canaux de médias sociaux ou des sites web n'est autorisée qu'avec l'accord préalable des détenteurs des droits. En savoir plus

Terms of use

The ETH Library is the provider of the digitised journals. It does not own any copyrights to the journals and is not responsible for their content. The rights usually lie with the publishers or the external rights holders. Publishing images in print and online publications, as well as on social media channels or websites, is only permitted with the prior consent of the rights holders. Find out more

Download PDF: 29.11.2025

ETH-Bibliothek Zürich, E-Periodica, https://www.e-periodica.ch

Stabilitätsbetrachtungen mit Streuparametern für lineare aktive Vierpole (Transistoren) Schluss¹

Ernst R. HAURI, Meikirch

621.372.57.016.35 621.382.3.016.35

4. Schaltungsentwurf für maximale Stabilität bei gegebener Leistungsverstärkung

Eine Verstärkerschaltung kann mit den s-Parametern so dimensioniert werden [10], dass man zunächst in der r_{L} -Ebene die Kreise konstanter Leistungsverstärkung g zeichnet; diese haben Mittelpunkt c_{q} und Radius ϱ_{q} [7] gemäss

$$c_{g} = \frac{g \gamma^{*}_{2}}{|s_{21}|^{2} + g(|s_{22}|^{2} - |\Delta|^{2})}$$
(78)

$$\varrho_{g} = |s_{21}| \frac{|\sqrt{g^{2} |s_{12}|^{2} - 2 g |s_{12} s_{21}| K + |s_{21}|^{2}}}{||s_{21}|^{2} + g (|s_{22}|^{2} - |\Delta|^{2})|}$$
(79)

Die Kreise (c_g , ϱ_g) in der r_L -Ebene für den Mustertransistor 2 N 3570 bei 800 MHz in Emitterschaltung sind in *Figur 10* dargestellt. Alle Kreismittelpunkte liegen auf einer Geraden durch den Nullpunkt, die als Neigungswinkel gegen die

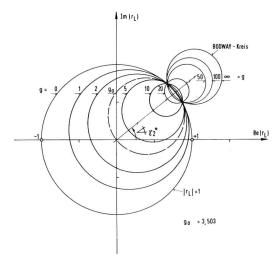


Fig. 10
Kreise von konstanter Leistungsverstärkung g in der r_L-Ebene für Transistor 2 N 3570 bei 800 MHz in Emitterschaltung

horizontale Achse den Phasenwinkel von γ_2^* ($\langle \gamma_2^* \rangle$) hat. Für $g=\infty$ fällt der Kreis mit dem Bodwayschen Stabilitätskreis ($c_{Ls},\varrho_{Ls}\rangle$) nach (20) und (21) zusammen und für g=0 ist er identisch mit dem Einheitskreis $|r_L|=1$. Alle Kreise schneiden den Einheitskreis in denselben beiden Punkten. Es gibt einen Kreis mit einem minimalen Radius, der gleich der halben Kreissehne zwischen den beiden soeben erwähnten Schnittpunkten ist; aus d $\varrho_g/dg=0$ erhält man die entsprechende Leistungsverstärkung g_{om} zu

$$g_{\varrho m} = \frac{1}{2} \cdot \begin{vmatrix} s_{21} \\ s_{12} \end{vmatrix} \cdot \frac{\beta_2}{|s_{12} s_{21}| + K(|s_{22}|^2 - |\Delta|^2)}$$
(80)

mit $\beta_{\rm 2}$ nach (10) und K nach (11). Für den Mustertransistor wird ${\rm g}_{\rm em}=$ 16,769. Von Bedeutung ist im folgenden noch

derjenige Kreis, der durch den Nullpunkt geht; aus $|c_g|=\varrho_g$ erhält man die entsprechende Verstärkung g_o zu:

$$g_o = \frac{|s_{21}|^2}{1 - |s_{11}|^2} \tag{81}$$

Für den Mustertransistor 2 N 3570 wird $g_{\rm o}=3{,}503$ (vergleiche mit Fig. 10).

Man wählt nun auf dem Kreis für die gewünschte Verstärkung g einen passenden Punkt $r_L=r_{LW}$ und berechnet damit den Eingangs-Reflexionsfaktor $S_1=S_{1W}$ nach (13). Anpassung am Eingang erhält man mit dem Generator-Reflexionsfaktor $r_{GW}=S_{1W}^*$. (Dieser Wert r_{GW} stimmt im allgemeinen nicht mit dem gegebenen Generator überein; es sei zum Beispiel der Generatorwiderstand $Z_G=R_G=50\,\Omega,$ was $r_G=0$ ergibt bei einem Bezugswiderstand $R_o=50\,\Omega.$ Man muss dann ein Anpassungsnetzwerk zwischen Generator und Verstärkereingang schalten, das von r_G

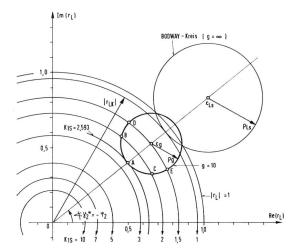


Fig. 11 Kreise von konstantem Stabilitätsfaktor K_{1S} und Kreis mit Leistungsverstärkung g=10 in der r_L -Ebene. Im Punkt A ist der Stabilitätsfaktor K_{1S} am höchsten für g=10. (Daten für 2 N 3570 bei 800 MHz in Emitterschaltung)

auf $r_{\rm GW}$ transformiert [10].) Parallel dazu ist die Stabilität zu überprüfen. Dies wurde in [10] so gelöst, dass man probieren muss, ob die Punkter_{LW} und $r_{\rm GW}$ in dem durch die *Bodway-*Kreise nach (20) und (21) beziehungsweise (58) abgegrenzten stabilen Gebiet liegen.

Hier soll nun gezeigt werden, wie man einen Verstärker bei gegebener Leistungsverstärkung g so dimensionieren kann, dass er einen maximalen Stabilitätsfaktor aufweist.

Man zeichnet den Kreis für die gewünschte Leistungsverstärkung g und die Kreise $K_{1S}=$ konstant in der r_L -Ebene zusammen auf. In *Figur 11* ist dies für den Mustertransistor

Der erste Teil dieses Beitrages ist erschienen in Technische Mitteilungen PTT, Nr. 1 1970, Seiten 4....11.

2 N 3570 durchgeführt, mit g = 10 (10 dB); dies stellt eine Kombination der Figuren 8 und 10 dar. Gezeichnet ist auch nochmals der *Bodway*-Kreis nach Figur 6, der $|r_{LK}|$ ergibt.

Da der Stabilitätsfaktor K_{1S} umso grösser ist, je kleiner $|r_L|$ ist, ergibt offenbar auf dem Kreis g = 10 der Punkt A den höchsten Wert von K_{1S}, der auf der Geraden durch den Nullpunkt mit dem gleichen Neigungswinkel wie der Phasenwinkel von γ_2^* der innere Schnittpunkt mit dem Kreis ist. Dieser Punkt hat $|\mathbf{r}_L| = |\mathbf{c}_g| - \varrho_g$; für den Mustertransistor findet man $|r_L| = 0,638$. Dies ergibt mit (44) $K_{1S} = 2,593$. Gezeichnet sind ferner die Punkte B und C, die sich als Schnittpunkte der Kreise g = 10 und $K_{1S} = 2$ ergeben; und in den Punkten D und E ist $K_{1S} = 1,5$. Der komplexe Wert von r_L für die Punkte A bis E kann aus der Figur abgelesen werden und dient zur Berechnung des Eingangsreflexionsfaktors S₁ nach (13). Der Generator-Reflexionsfaktor r_G für Anpassung am Eingang wird $r_G = S_1^*$. Mit diesen Werten von r_L und r_G kann der allgemeine Stabilitätsfaktor K_s nach (31) ermittelt werden; das Resultat ist:

Punkt	Α	В	С	D	E
K _s =	7,496	3,981	6,243	2,448	3,842

 K_{S} ist immer höher als der entsprechende Wert von K_{1S} und ist am höchsten im Punkt A, der den höchsten Wert von K_{1S} aufweist.

Es gelingt ferner, die Leistungsverstärkung g

$$g = |s_{21}|^2 \frac{1 - |r_L|^2}{1 - |s_{11}|^2 + |r_L|^2 \left(|s_{22}|^2 - |\varDelta|^2 \right) - (r_L \gamma_2 + r_L^* \gamma_2^*)}$$
(82)

durch die s-Parameter und den Stabilitätsfaktor K_{1S} auszudrücken. Setzen wir

$$\mathbf{r}_{L} = |\mathbf{r}_{L}| \exp(\mathbf{j} \varphi_{L}) \tag{83}$$

$$\gamma_2 = |\gamma_2| \exp(j \varphi_2) \tag{84}$$

so wird:

$$g = |s_{21}|^2 \frac{(1 - |r_L|^2)}{1 - |s_{11}|^2 + |r_L|^2 \left(|s_{22}|^2 - |\varDelta|^2\right) - 2|r_L \gamma_2| \cos(\varphi_L + \varphi_2)}$$

Mit Hilfe von (53) kann man (1 — $|s_{11}|^2$) im Nenner eliminieren; es folgt

$$g = \frac{\left| |s_{21}|^2}{2} \cdot \frac{1 - |r_L|^2}{|r_L|^2 \left(|s_{22}|^2 - |\Delta|^2 \right) + |r_L| \left[|K_{1s}| s_{12} s_{21}| - |\gamma_2| \cos \left(\varphi_L + \varphi_2 \right) \right]}$$
(86)

Drückt man $|r_L|$ mit Hilfe von (60) durch K_{1S} aus, so resultiert mit den Abkürzungen

$$\Phi = 1 - |s_{11}|^2 \tag{87}$$

$$\Psi = |s_{22}|^2 - |\Delta|^2 \tag{88}$$

$$W = \sqrt{K_{1S}^{2} |s_{12} s_{21}|^{2} + (1 - |s_{11}|^{2}) (|s_{22}|^{2} - |\Delta|^{2})} = (89)$$

$$= \sqrt{K_{1S}^{2} |s_{12} s_{21}|^{2} + \Phi \Psi}$$

sowie mit K nach (11):

$$g = \frac{|s_{21}|^2}{\Psi} \cdot \tag{90}$$

$$|s_{12} s_{21}| \left\{ K_{1S} \left(W - K_{1S} | s_{12} s_{21} | \right) - K \Psi \right\}$$

$$\boxed{\Phi \Psi - \left[W - K_{1S} | s_{12} s_{21} | \right] \left[K_{1S} | s_{12} s_{21} | + |\gamma_2| \cos (\varphi_L + \varphi_2) \right]}$$

Man beachte, dass W eine Funktion von K_{1S} ist. In *Figur 12* st ein solcher beliebiger Punkt a gezeichnet, von dem $|r_L|$

ist ein solcher beliebiger Punkt a gezeichnet, von dem $|r_L|$ und damit K_{1S} sowie der Phasenwinkel φ_L gegeben sind. In den Punkten b und c ist bei gegebener Leistungsverstärkung g der Stabilitätsfaktor K_{1S} am höchsten, wobei

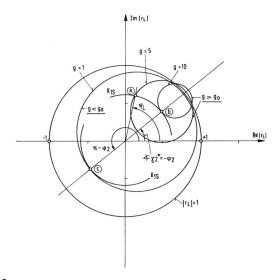


Fig. 12 Zur Berechnung der Leistungsverstärkung ausgedrückt durch den Stabilitätsfaktor K_{18} . Einzelheiten im Text. (Daten für 2 N 3570 bei 800 MHz in Emitterschaltung)

Punkt b den gleichen Wert von K_{1S} ergibt wie Punkt a, aber es ist g=10 statt g=5 (die Daten entsprechen dem Mustertransistor 2 N 3570). Es ist zu unterscheiden, ob die Verstärkung g grösser oder kleiner als g_o nach (81) ist. Im Fall $g>g_o$ (Punkt b) ist der Phasenwinkel $\varphi_L= \ll {\gamma_2}^*= -\varphi_2$ und es folgt aus (90)

$$g = \frac{|s_{21}|^2}{\Psi} \cdot \frac{|s_{12} s_{21}| \left\{ K_{1S} \left(W - K_{1S} | s_{12} s_{21} | \right) - K \Psi \right\}}{\Phi \Psi - [W - K_{1S} | s_{12} s_{21} |] [K_{1S} | s_{12} s_{21} | + |\gamma_2|]}$$

Es ist mit Hilfe von (55) leicht abzuleiten, dass für $K_{1S}=1$ die Wurzel $W=|\gamma_2|$ und der Nenner von (91) null wird, und daher $g=\infty$.

Im Fall g < g_o (Punkt c) ist der Phasenwinkel $\varphi_{\rm L}=\pi-\varphi_{\rm 2}$ und man erhält aus (90):

$$g = \frac{\left|s_{21}\right|^2}{\varPsi} \cdot \frac{\left|s_{12} \, s_{21}\right| \left\{K_{1S} \left(W - K_{1S} \left|s_{12} \, s_{21}\right|\right) - K \, \varPsi\right\}}{\varPhi \, \varPsi - \left[W - K_{1S} \middle|s_{12} \, s_{21}\right] \left[K_{1S} \left|s_{12} \, s_{21}\right| - \left|\gamma_2\right|\right]}$$

(92)

Solche Werte von g < g $_{o}$ sind wohl weniger gefragt, denn g $_{o}$ ist in der Regel recht klein; für den Mustertransistor 2 N 3570 zum Beispiel ist wie schon erwähnt g $_{o}=3,503$. Für $r_{L}=0$ schliesslich wird $K_{1S}=\infty$ und $g=g_{o}$.

Zusammenfassend sei festgehalten: Um eine Schaltung bei gegebener Leistungsverstärkung g für optimale Stabilität zu dimensionieren, braucht man den Stabilitätsfaktor K_{1S} eigentlich gar nicht. Dieser diente uns mehr oder weniger nur zur Erleichterung des Verständnisses. Man kann wie folgt vorgehen: Man berechnet den komplexen Wert von γ_2 nach (22) und ermittelt den Phasenwinkel φ_2 von γ_2 . Ferner berechnet man Mittelpunkt c_g und Radius ϱ_g des Kreises von konstanter Leistungsverstärkung nach (78) und (79) für den gewünschten Wert von g. Man überprüfe, ob g grösser oder kleiner als ϱ_g nach (81) ist; im ersten Fall ist $|c_g|>\varrho_g$ und im zweiten Fall $|c_g|<\varrho_g$. Der Punkt $r_{\rm L}$, opt von optimaler Stabilität beim gewünschten Wert von g ergibt sich nun wie folgt:

$$\begin{split} \text{F\"{u}r} \left| c_{\text{g}} \right| &> \varrho_{\text{g}} \text{ ist: } \left| r_{\text{L}} \right|_{\text{opt}} = \left| c_{\text{g}} \right| - \varrho_{\text{g}} \\ \varphi_{\text{L}_{\text{1}} \text{ opt}} &= - \varphi_{2} \end{split}$$

$$\begin{split} \text{F\"{u}r} \left| c_{\text{g}} \right| &< \varrho_{\text{g}} \text{ ist: } \left| r_{\text{L}} \right|_{\text{opt}} = \varrho_{\text{g}} - \left| c_{\text{g}} \right| \\ \varphi_{\text{L}_{\text{1}} \text{ opt}} &= \pi - \varphi_{2} \end{split}$$

Für $|c_g|=\varrho_g$ ist $g=g_o$ nach (81) und für optimale Stabilität ist $r_L=0$ zu wählen.

Mit $r_L = r_{L, \, \rm opt}$ ermittelt man nun den Eingangs-Reflexionsfaktor S_1 nach (13), und für Anpassung am Eingang muss der Generator-Reflexionsfaktor $r_G = S_1^*$ gemacht werden. Mit den gefundenen Werten von $|r_L|$ und $|r_G|$ kann man den allgemeinen Stabilitätsfaktor K_S nach (31) berechnen. Nötigenfalls ist ein Anpassungsnetzwerk zwischen den Generator und den Verstärkereingang zu schalten, das

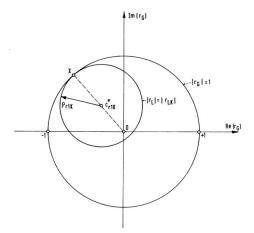


Fig. 13 Alle angepassten Generator-Reflexionsfaktoren $r_{\rm G}$ für $K_{\rm 1S}>1$ liegen innerhalb des Kreises mit dem Radius $\rho_{\rm rtK}$ und dem Mittelpunkt $c_{\rm rtK}^*$ der den Einheitskreis $\left| r_{\rm G} \right| = 1$ im Punkt X berührt. (Daten für 2 N 3570 bei 800 MHz in Emitterschaltung)

vom effektiven Generator-Reflexionsfaktor auf r_G transformiert. Auch am Ausgang kann ein Anpassungsnetzwerk nötig sein, falls die wirkliche Last nicht $r_{L_1\,\rm opt}$ entspricht.

Dass man auf die beschriebene Weise stabile Verstärker erhält, kann man auch wie folgt zeigen:

Wählt man $K_{1S}>1$, so ist also $|r_L|<|r_{LK}|$. In der S_1 -Ebene berührt der Kreis für $|r_L|=|r_{LK}|$ gerade den Einheitskreis $|S_1|=1$; er habe den Radius ϱ_{r_1K} und den Mittelpunkt c_{r_1K} . Alle Kreise für $|r_L|<|r_{LK}|$ liegen innerhalb dieses Kreises (siehe Fig. 5). Da immer $r_G=S_1^*$ zu wählen ist, so liegen also alle angepassten Werte von r_G innerhalb des Kreises mit dem Radius ϱ_{r_1K} und dem Mittelpunkt $c_{r_1K}^*$ in der r_G -Ebene, der durch Spiegelung um die horizontale Achse entsteht. Für den Mustertransistor 2 N 3570 bei 800 MHz in Emitterschaltung ist dieser Kreis in Figur 13 gezeichnet. Dieser Kreis berührt den Einheitskreis $|r_G|=1$ im Punkt X; er liegt also sicher nicht ausserhalb des Einheitskreises. Der Ausgangs-Reflexionsfaktor

$$S_2 = \frac{S_{22} - \Delta r_G}{1 - S_{11} r_G} \tag{93}$$

kann analog wie S_1 mit $|r_G|$ als Parameter dargestellt werden. Insbesondere erhält man für $|r_G|=1$ Kreise in der S_2 -Ebene mit dem Mittelpunkt c_2 und dem Radius

$$c_2 = \frac{\gamma_2}{1 - |s_{11}|^2}$$
; $\varrho_2 = \frac{|s_{12} s_{21}|}{1 - |s_{11}|^2}$ (94)

in Analogie zu (49).

Der Kreis ($c^*_{r_1K}$, ϱ_{r_1K}) in der r_g -Ebene wird durch (93) ebenfalls in die S_2 -Ebene transformiert; der resultierende Kreis (c_{S_2} , ϱ_{S_2}) liegt innerhalb des Kreises (c_2 , ϱ_2) und berührt diesen an der Stelle X'. Man kann c_{S_2} und ϱ_{S_2} nach der bilinearen Transformation berechnen und erhält den Mittelpunkt c_{S_2}

$$c_{S2} = \frac{\Delta \Gamma_2 - s_{12} s_{21} (1 - |s_{11}|^2 - |r_{LK}|^2 s^*_{22} \gamma_2)}{s_{11} \Gamma_2}$$
(95)

und den Radius Qs2

$$\varrho_{S2} = \frac{|\mathsf{r}_{LK}| \cdot |\mathsf{s}_{12} \, \mathsf{s}_{21}|^2}{|\varGamma_2|} \tag{96}$$

mit der Abkürzung

$$\Gamma_2 = |\mathbf{r}_{LK} \gamma_2|^2 - (1 - |\mathbf{s}_{11}|^2)^2 \tag{97}$$

Die beiden Kreise (c_2 , ϱ_2) und (c_{S_2} , ϱ_{S_2}) für den Mustertransistor 2 N 3570 sind in *Figur 14* gezeichnet.

Innerhalb des Kreises (c_{S_2},ϱ_{S_2}) liegen alle Ausgangs-Reflexionsfaktoren S_2 , wenn am Eingang unter der Bedingung $K_{1S}>1$ (also $|r_L|<|r_{LK}|$) angepasst wird. Wählt man $|r_L|<|r_{LK}|$, so liegt der Punkt $1/r_L$ ausserhalb des Kreises, der den Nullpunkt als Mittelpunkt und den Radius $1/|r_{LK}|$ hat; dieser Kreis ist in Figur 14 ebenfalls gezeichnet. Wenn $|S_2|<1/|r_L|$ ist, ist die Schaltung stabil [11]; diese

Bedingung ist somit nach Figur 14 für den Mustertransistor erfüllt. Man kann auch algebraisch zeigen, dass diese Bedingung unter den gemachten Voraussetzungen immer erfüllt ist. Es muss

$$|c_{S2}| + \varrho_{S2} = \frac{1}{|r_{LK}|}$$
 (98)

sein. Da aber der Kreis (c_{s_2}, ϱ_{s_2}) innerhalb des Kreises (c_2, ϱ_2) liegt und diesen im Punkt X' berührt, ist die Stabilitätsbedingung auch erfüllt, wenn

$$|c_2| + \varrho_2 = \frac{1}{|r_{LK}|}$$
 (99)

ist. Dies ist sehr leicht zu zeigen, denn durch Einsetzen erhält man

$$\frac{|\gamma_2| + |s_{12} s_{21}|}{1 - |s_{11}|^2} = \frac{|s_{22}| - |\Delta|^2}{|\gamma_2| - |s_{12} s_{21}|}$$
(100)

und dies führt auf die Identität von (55).

Im Prinzip ist das analoge Vorgehen, ausgehend von der verfügbaren Leistungsverstärkung g_v statt von der Leistungsverstärkung g_v möglich, indem man die Kreise g_v =

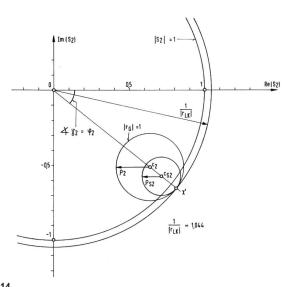


Fig. 14 Innerhalb des Kreises (c_{s2} , ρ_{s2}) in der S_z -Ebene liegen alle Ausgangs-Reflexionsfaktoren S_z , wenn am Eingang unter der Bedingung $K_{1S} > 1$ angepasst wird. Der Kreis (c_{s2} , ρ_{s2}) liegt innerhalb des Kreises (c_z , ρ_z), und beide liegen innerhalb des Kreises mit dem Nullpunkt als Mittelpunkt und dem Radius $1/|r_{LK}|$. Alle drei Kreise berühren sich im Punkt X'. (Daten für 2 N 3570 bei 800 MHz in Emitterschaltung)

konstant in der r_G -Ebene [7] zusammen mit den Kreisen K_{23} = konstant zeichnet. Man wählt einen Generator-Reflexionsfaktor r_G für maximale Stabilität und muss dann auf der Ausgangsseite anpassen ($r_L = S_2^*$). Die Berechnung ausgehend von g ist jedoch in den meisten Fällen intuitiv naheliegender, ausser es lägen besondere Gründe vor.

In der Darstellung mit y-Parametern sieht die Ableitung für maximale Stabilität bei gegebener Leistungsverstärkung g wie folgt aus: Ausgehend von der Leistungsverstärkung

$$g = \frac{|y_{21}|^2 \cdot G_L}{\text{Re}\left[y_{11} - \frac{y_{12} y_{21}}{y_{22} + Y_L}\right] \cdot |y_{22} + Y_L|^2}$$
(101)

wobei Re [] = G_1 nach (35) ist, lassen sich die Kreise von konstanter Leistungsverstärkung in der Y_L -Ebene ableiten. Sie haben den Mittelpunkt $Y_{Lg} = G_{Lg} + j B_{Lg}$ und den Radius ϱ_{Lg} gemäss:

$$G_{Lg} = \frac{M + |y_{21}|^2 / g}{2 g_{11}} - g_{22}$$
 (102)

$$B_{Lg} = \frac{N}{2 g_{11}} - b_{22} \tag{103}$$

$$\varrho_{Lg} = \frac{\sqrt{|L^2 + (|y_{21}|^2/g) [(|y_{21}|^2/g) + 2 (M - 2 g_{11} g_{22})]}}{2 g_{11}}$$
 (104)

wobei die Abkürzungen L, M und N nach (33) und (34) gelten. Für $g=\infty$ erhält man Mittelpunkt $Y_{Ls}=G_{Ls}+j$ B_{Ls} und Radius ϱ_{Ls} des Stabilitätskreises in der Y_L -Ebene, der dem Bodway-Kreis (c_{Ls},ϱ_{Ls}) in der r_L -Ebene entspricht:

$$G_{Ls} = \frac{M}{2 g_{11}} - g_{22} \tag{105}$$

$$B_{Ls} = \frac{N}{2 g_{11}} - b_{22} \tag{106}$$

$$\varrho_{Ls} = \frac{L}{2 g_{11}} \tag{107}$$

Man beachte, dass $B_{Ls}=B_{Lg}$, das heisst, alle Kreismittelpunkte liegen auf einer Parallelen zur reellen Achse, unabhängig von g. Wenn g kleiner wird, so nehmen G_{Lg} und ϱ_{Lg} zu, um für g=0 den Wert unendlich anzunehmen. Dies ist in *Figur 15* gezeichnet. Der kritische Lastleitwert G_{LK} nach (71) ergibt sich aus

$$G_{LK} = G_{Ls} + \varrho_{Ls} \tag{108}$$

Für $G_L > G_{LK}$ ist $K_{1Y} > 1$. Der Stabilitätsfaktor K_{1Y} nach (68) ist umso grösser, je grösser G_L ist. Für jeden Kreis g = konstant ist also die Stabilität am besten für den am weitesten rechts liegenden Punkt A mit dem höchsten Leitwert

$$G_{L, opt} = G_{Lg} + \varrho_{Lg}$$
 (109)

und der zugehörige Blindleitwert ist $B_{L,\,\rm opt}=B_{Ls}=B_{Lg}$. Mit diesem Wert von $Y_{L,\,\rm opt}$ kann man die Eingangsadmittanz Y_1 nach (15) berechnen, und Anpassung ergibt die Generatoradmittanz $Y_G=Y_1^*$. Damit kann der allgemeine Stabilitätsfaktor K_Y nach (3) ermittelt werden.

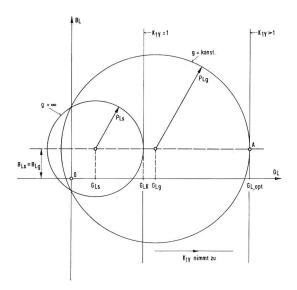


Fig. 15 Optimale Stabilität für die Kreise g= konst. in der $X_L=G_L+jB_L-$ Ebene herrscht im Punkt A mit dem Leitwert $G_{L_1opt}=G_{Lg}+\varrho_{Lg}$

5. Der Fall $|s_{11}| \ge 1$ oder $|s_{22}| \ge 1$

In den bisherigen Ausführungen wurde vorausgesetzt, dass $|s_{11}|$ und $|s_{22}|<1$ seien. Diese Voraussetzung ist nicht immer erfüllt; es gibt Transistoren, bei denen $|s_{11}|\geq 1$ wird oder auch $|s_{22}|\geq 1$. (Dies bedeutet, dass die Eingangsoder Ausgangs-Immittanz einen negativen oder verschwindenden Realteil hat.) Dagegen scheint die Kombination $|s_{11}|$ und $|s_{22}|$ beide ≥ 1 nicht aufzutreten.

Im folgenden seien die Verhältnisse wieder anhand eines Mustertransistors beleuchtet. Bei einem Transistor BF 314 in Basisschaltung ($I_C = 1 \text{ mA}$, $U_{CB} = 10 \text{ V}$) wurden bei 200 MHz folgende Werte der Streuparameter gemessen:

Dieser Transistor hat also bei 200 MHz $|s_{22}| > 1$. Die Determinante und weitere Parameter ergeben sich wie folgt:

Dieser Transistor ist potentiell unstabil, wie aus $|s_{22}|>1$ und K<1 hervorgeht. (Für Vierpole mit $|s_{11}|\geq 1$ oder $|s_{22}|\geq 1$ ist immer K<0. Es kann sogar K<-1 werden, während für $|s_{11}|<1$ und $|s_{22}|<1$ immer K>-1 ist.)

Das hervorstechendste Resultat ist der negative Wert von $|r_{\text{GK}}|$ nach (59). Da ein Betrag immer eine positive Zahl sein sollte, zeigt dies, dass $|r_{\text{GK}}|$ hier keine physikalische Bedeutung haben kann. Sämtliche Werte von $|r_{\text{G}}|$ für $K_{2\text{S}} > 1$ aus der zu (60) analogen Formel werden negativ. Dies deutet darauf hin, dass man mit den Kreisen $g_{\text{v}}=$ konstant in der r_{G} -Ebene nicht für optimale Stabilität dimensionieren kann. Dies ist auch aus Figur 16 ersichtlich. Das «unstabile Gebiet» liegt innerhalb des Kreises ($c_{\text{Gs}}, \varrho_{\text{Gs}}$) für $g_{\text{v}}=\infty$. Konzentrische Kreise um den Nullpunkt mit $|r_{\text{G}}|=$ konstant, die $K_{2\text{S}}=$ konstant entsprechen, würden in den Berührungspunkten mit den Kreisen $g_{\text{v}}=$ konstant nicht ein Maximum, sondern ein Minimum des Stabilitätsfaktors $K_{2\text{S}}$ ergeben.

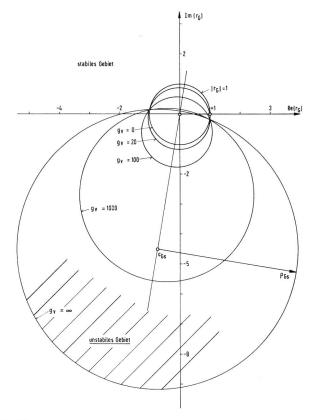


Fig. 16 Kreise $g_v =$ konst. in der r_g -Ebene für Transistor BF 314 bei 200 MHz in Basisschaltung

Figur 17 zeigt dagegen einige Kreise g = konstant zusammen mit Kreisen K_{1S} = konstant in der r_L -Ebene. Da das Produkt $|s_{12}s_{21}|$ = 0,011 sehr gering ist, wird auch der – teilweise ausserhalb des Einheitskreises liegende – *Bodway*-

Kreis (c_{Ls}, ϱ_{Ls}) für $g=\infty$ sehr klein. Abgesehen davon zeigt diese Figur grosse Ähnlichkeit mit Figur 11. In der r_L -Ebene ist also Dimensionierung für optimale Stabilität durchaus möglich, für g=5 zum Beispiel im Punkt A. Die Kreise

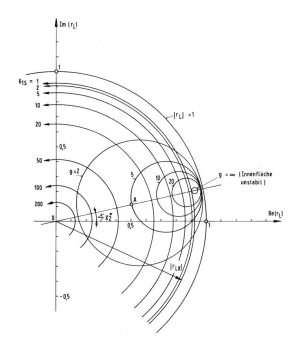


Fig. 17 ${\rm Kreise}~g={\rm konst.~und~Kreise}~K_{\rm 1.S}{\rm =}{\rm konst.~in~der}~r_{\rm L}{\rm -}{\rm Ebene}~{\rm f\"ur} \\ {\rm Transistor}~BF~314~{\rm bei}~200~{\rm MHz}~{\rm in}~{\rm Basisschaltung}$

(c_{LG}, ϱ_{LG}) liegen alle innerhalb des Kreises für g = ∞ (Bodway-Kreis), dessen Inneres unstabil ist.

Für denselben Transistor BF 314 in Basisschaltung wurden bei 300 MHz folgende Werte der s-Parameter und weiterer Kenngrössen gemessen oder berechnet:

$$\begin{array}{lll} \mathbf{s}_{11} = 0,276 & \swarrow & 164^{\circ} & = -0,265\ 308 + \mathrm{j}\ 0,076\ 076 \\ \mathbf{s}_{12} = 0,016 & \swarrow & 124^{\circ} & = -0,008\ 947 + \mathrm{j}\ 0,013\ 265 \\ \mathbf{s}_{21} = 1,15 & \swarrow & -39,5^{\circ} = & 0,887\ 368 - \mathrm{j}\ 0,731\ 490 \\ \mathbf{s}_{22} = 1,057 & \swarrow & 12,3^{\circ} = & 1,032\ 737 - \mathrm{j}\ 0,225\ 173 \\ \varDelta = 0,285\ 107 & 155,111^{\circ} = -0,253\ 627 + \mathrm{j}\ 0,119\ 992 \\ \gamma_{1} = 0,028\ 804 + \mathrm{j}\ 0,010\ 392; |\gamma_{1}| = 0,030\ 622 \\ \gamma_{2} = 0,954\ 993 - \mathrm{j}\ 0,213\ 014; |\gamma_{2}| = 0,978\ 461 \\ |\mathbf{s}_{11}|^{2} - |\varDelta|^{2} = -0,005\ 110; |\mathbf{s}_{22}|^{2} - |\varDelta|^{2} = 1,035\ 963 \\ \mathbf{K} = -3,047\ 258 \\ \beta_{1} = -0,122\ 359; & \beta_{2} = 1,959\ 787 \\ |\mathbf{r}_{\mathsf{GK}}| = -2,391\ 722; & |\mathbf{r}_{\mathsf{LK}}| = 0,926\ 733 \end{array}$$

Neben dem negativen Wert von $|r_{GK}|$ wie oben, sticht hier vor allem der absolute Stabilitätsfaktor K < -1 hervor. Dies hat zur Folge – siehe *Figur 18* –, dass der *Bodway*-Kreis (c_{Gs}, ϱ_{Gs}) in der r_{G} -Ebene ganz ausserhalb des Einheitskreises $|r_{G}|=1$ fällt, und sein Inneres ist stabil. Alle Kreise $g_v=$ konstant verlaufen ebenfalls ausserhalb des Einheitskreises im unstabilen Gebiet. Für $g_v=|s_{21}|^2/(|\varDelta|^2-|s_{11}|^2)=258$, 806 nehmen c_{gv} und ϱ_{gv} den Wert unendlich an. Nach *Figur 19* liegt dagegen der *Bodway*-Kreis (c_{Ls}, ϱ_{Ls}) in der

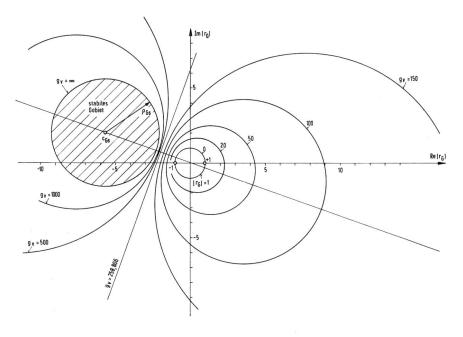


Fig. 18 Kreise $g_v=$ konst. in der r_g- Ebene für Transistor BF 314 in Basisschaltung bei 300 MHz (K< - 1). Alle Kreise liegen ausserhalb des Einheitskreises $|r_g|=1$

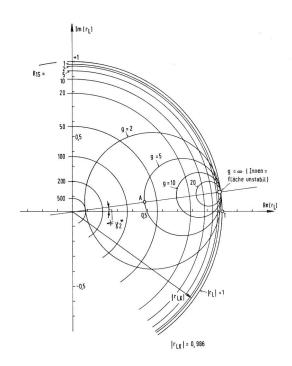


Fig. 19 Kreise g = konst. und Kreise K_{1s} = konst. in der r_L-Ebsne für Transistor BF 314 bei 300 MHz in Basisschaltung (K < – 1). Alle Kreise liegen innerhalb des Einheitskreises $|\mathbf{r}_L|=1$, insbesondere auch der Bodway-Kreis für g = ∞

r_L-Ebene ganz innerhalb des Einheitskreises, und sein Inneres ist unstabil. (Hier ist ein Irrtum von Bodway [9] zu berichtigen; er hat nämlich angegeben, dass für einen solchen Kreis K > 1 sei, mit $|s_{11}|<1$ und $|s_{22}|<1$. Dies ist jedoch nicht möglich; es handelt sich offenbar um einen Rechenfehler.) Alle Kreise (c_{LG}, ϱ_{LG}) liegen innerhalb dieses Bodway-Kreises. Der Kreis für K_{1s} = 1 berührt diesen Kreis gerade (|r_{LK}| = 0,927). Dimensionierung für optimale Stabilität ist möglich, zum Beispiel im Punkt A für g = 5.

Ist $|s_{11}| \ge 1$ und $|s_{22}| < 1$, so kann man in der r_c -Ebene mit K_{2S} und g_v auf optimale Stabilität dimensionieren, während die Kreise in der r_c -Ebene nicht zu gebrauchen sind.

Anerkennung. Der Verfasser ist Herrn H. P. Herren für die Programmierung des LOCI-Rechners für obige Rechnungen sehr zu Dank verpflichtet.

Literaturverzeichnis

- [1] A. P. Stern. Stability and power gain of tuned transistor amplifiers. Proc. IRE 45 (1957) 3, p. 335...343.
- [2] E. R. Hauri und A. E. Bachmann. Grundlagen und Anwendungen der Transistoren. Generaldirektion PTT, Bern 1962; 2. Auflage 1965.
- [3] J. M. Rollett. Stability and power gain invariants of linear two-ports. IRE Trans. CT-9 (1962) 1, p. 29...32. (Korrekturen in CT-10 (1963) 1, p. 107.)
- [4] A. R. Boothroyd. The transistor as an active two-port network. Scientia Electrica 7 (1961) 1, p. 3...15.
- [5] S. Venkateswaran. An invariant stability factor and its physical significance. Proc. IEE, Pt. C, 109 C (1962) 15, p. 98...102.
- [6] J. G. Linvill, L. G. Schimpf. The design of tetrode transistor amplifiers. BSTJ 35 (1956), p. 813...840. – J. G. Linvill, J. F. Gibbons. Transistors and active circuits. Mc Graw Hill, Maidenhead, New York 1961.
- [7] E. R. Hauri. Darstellung der Verstärkereigenschaften von Transistoren als lineare aktive Vierpole durch die Streuparameter. Techn. Mitt. PTT 48 (1970), Hefte 1 und 2, p. 2...12 resp. 74...84.
- [8] K. Kurokawa. Power waves and the scattering matrix. IEEE Trans. MTT-13 (1965) 2, p.194...202.
- [9] G. E. Bodway. Two port power flow analysis of linear active circuits using the generalized scattering parameters. Publikation der Hewlett Packard Co., April 1966. Two port power flow analysis using generalized scattering parameters. Microwave Journal 10 (1967) 6, p. 61...69. Auch in Hewlett Packard Application Note 95, September 1968.
- [10] W. H. Froehner. Quick amplifier design with scattering parameters. Electronics 40 (1967) 21, p. 100...109. Auch in Hewlett Packard Application Note 95, September 1968.
- [11] R. W. Anderson. S-parameter techniques for faster, more accurate network design. Hewlett Packard Journal 18 (1967) 6, p. 13...24. Auch in Hewlett Packard Application Note 95, September 1968.